



PROCESSI di SISTEMA APPLICATIVI

INTERAZIONE fra PROCESSI

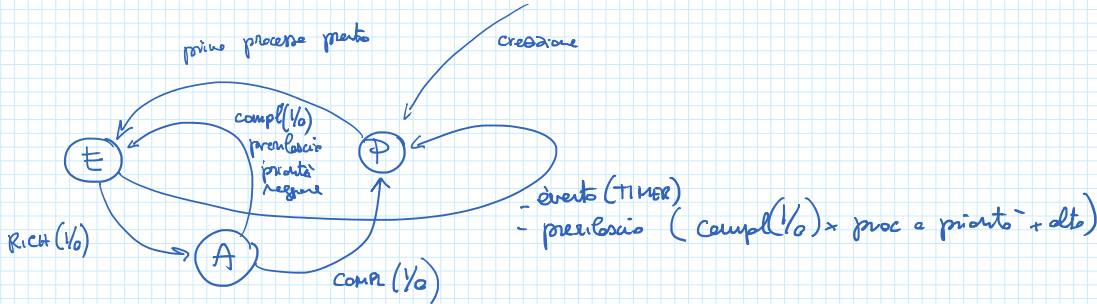
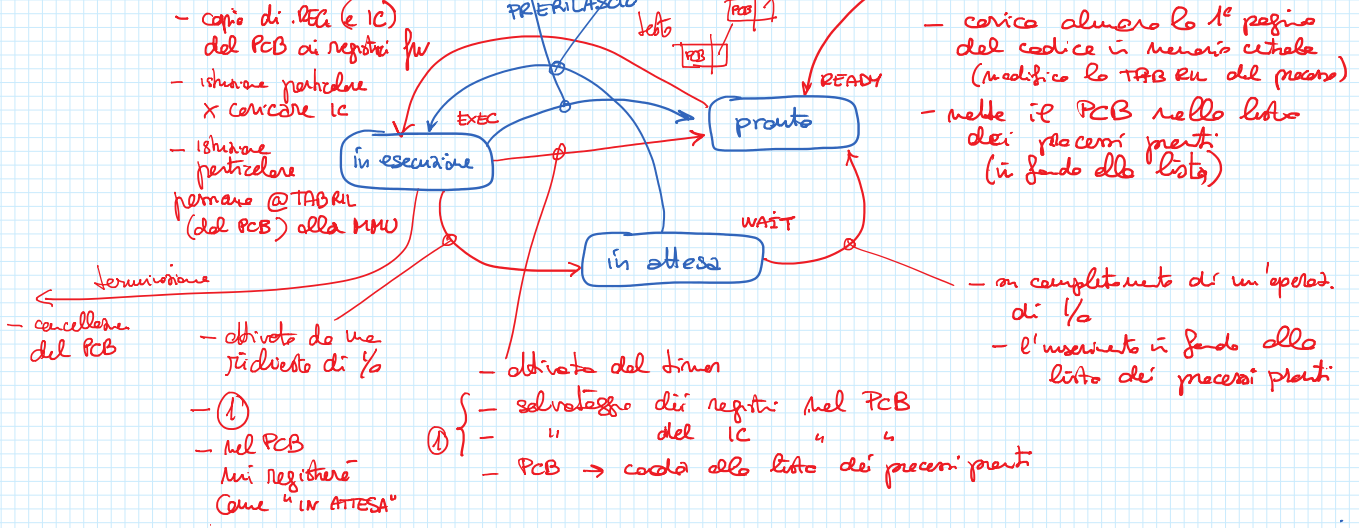
- ASCIUGO di MESSAGGI
- A MEMORIA COMUNE

SUPPORTO A TEMPO di ESECUZIONE

DESCRITTORE di PROCESSO (PCB process control block)

- STATO del PROCESSO / PRIORITA'
- AREA di SALVATAGGIO REGISTRI ($R_1 \div R_{64} + IC$)
- PUNTAZIONE della TABELLA di RILOCAZIONE
- RIFERIMENTO alla lista di processi "PRONTI"
- RIFERIMENTO al processo in esecuzione
- RIFERIMENTI a strutture dati condivise
 - nelle PCB il PCB è in testa alla lista dei pronti + salvo REG, IC...
 - completamento di bp 1/0 o priorità migliore di quello del process in esecuzione + copia REG, IC, TABRU → REGFW, IC, MMU

SCHEDULAZIONE a BASSO LIVELLO



D-RISC

START_PROCESS

Ric, Rtabruil
 ↑
 IC (dal PCB) dello 1° istruzione da eseguire quando Proc → EXEC
 ind dello job RL del process do inviare alla MMU

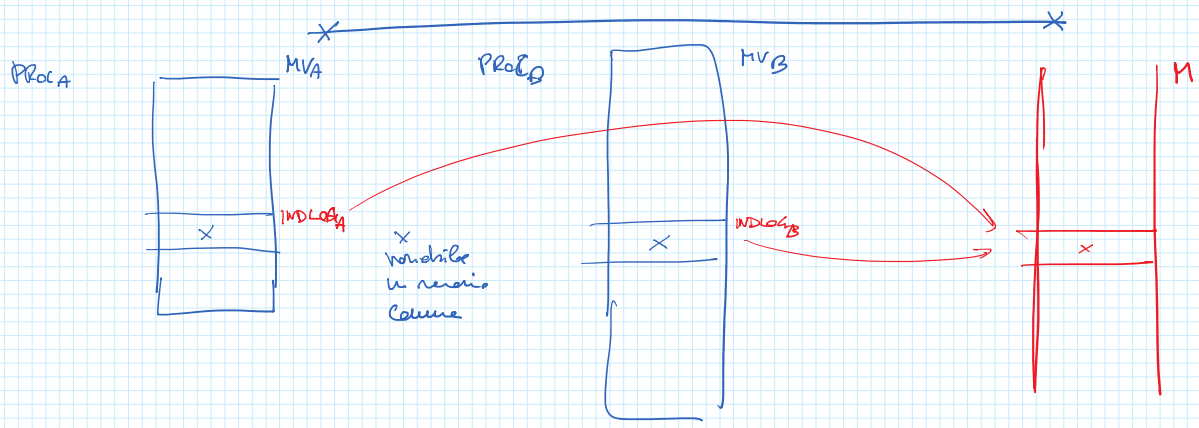
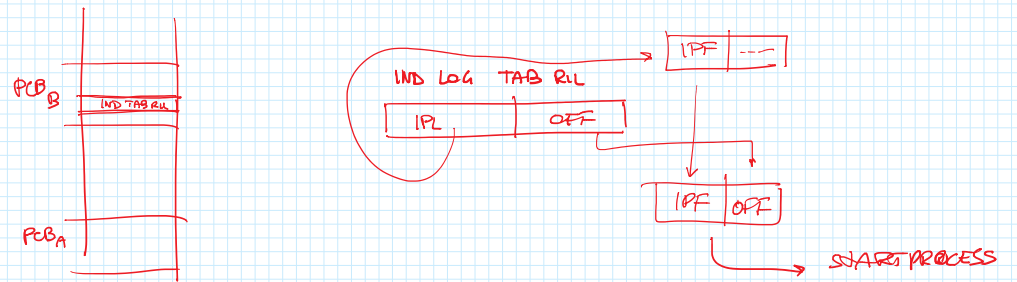
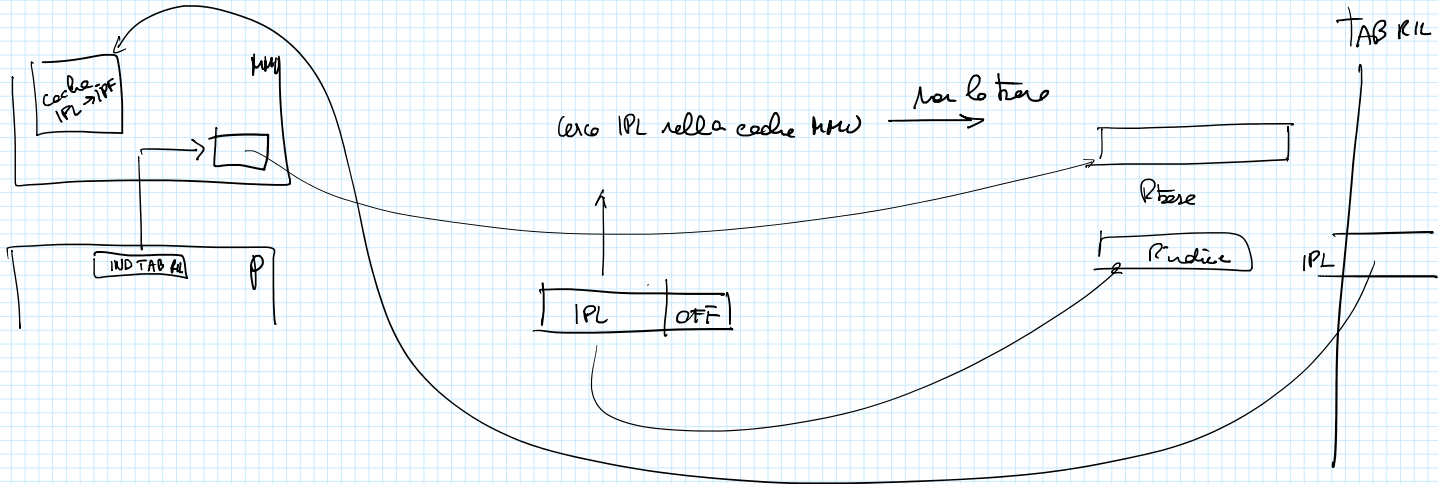
8	6	6	
---	---	---	--

start_process 0.
 start_process 1.
 "start process" → OP, REG(1R. Rtabruil) → IND, set RDM, start_process 1
 (ACK_{mm}, or (berr) = 0-) map, start_process 1

(= 10) $\text{Re}(IR \cdot R_c) \rightarrow IC$, dip
(= 11) " " , $datt_eccellari$
 $INT=1$ - - - - - , $datt_internum$

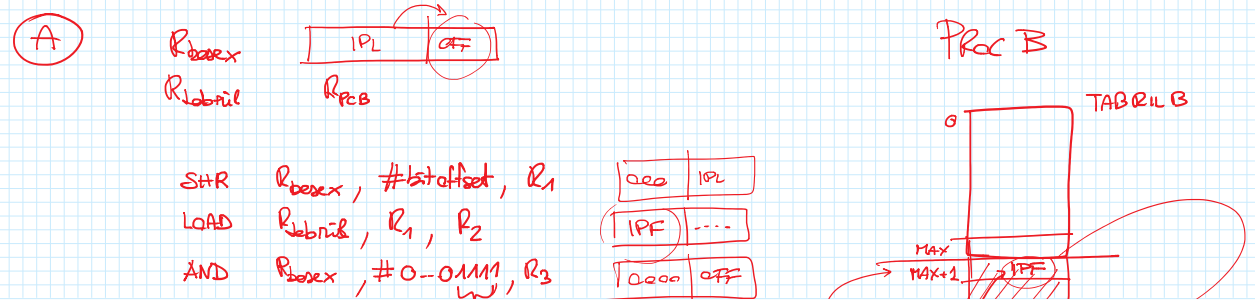
IND → MMU nello START PROCESS

martedì 29 novembre 2016 12:42



Compatibilità + PTS necessari

- 1) ind logici di x in A e B sono gli stessi e corrispondono allo stesso loc di memoria fisica ("TABRIL(x)_A = TABRIL(x)_B")
- 2) ind logici diversi per x in A e B ma "TABRIL(x)_A = TABRIL(x)_B" (stessi indirizzi fisici)
- 3) "CAPABILITY"
A calcola ind fisico di x e lo rende a B



LOAD R2, R1, R2

IPF | ...

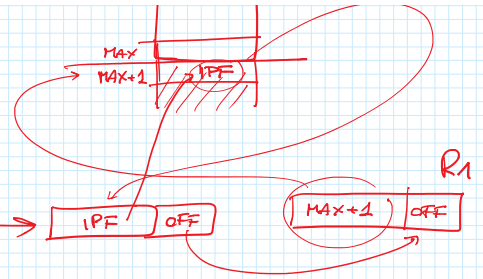
AND R2, #0-0MM, R2
bit offset

0000 | OFF

AND R2, #MM-1000, R2
bit offset

IPF | 000

ADD R2, R3, RindFis



LOAD R1, R0, R2